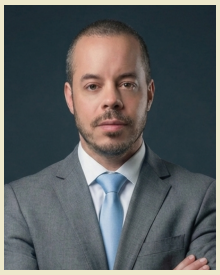

Pablo Ilha Vaz, *Dr.*

Gestor de Projetos de P&D · Pesquisador Industrial
Engenheiro · Doutor em Microeletrônica · Três pós-doutorados no exterior

Julho, 2026

pabloilhavaz@gmail.com
+55 (51) 99753-5639
Julho/2026
Porto Alegre, RS
Nova Hartz, RS
Brasileiro
Homem

OBJETIVO PROFISSIONAL

Conduzir projetos técnicos e de P&D, atuando na coordenação de equipes multidisciplinares ou diretamente na execução, levando problemas complexos da formulação à entrega. Sou **especialista em fluxo de projeto**, e o método não depende do domínio: conduzo linha de pesquisa e desenvolvimento tanto em **ciências exatas** quanto em **humanas**, com o rigor da pesquisa de estado da arte e a visão prática de quem já respondeu por metas, cronograma e resultado.

I. APRESENTAÇÃO ◇

Sou pesquisador nato e gestor de projetos técnicos. Resolvo problemas complexos por método: formulo a questão, monto a linha de trabalho, executo e entrego. Foi assim nos **três pós-doutorados no exterior** e foi assim quando **liderei a equipe analógica** de uma *design house* de circuitos integrados, com metas, cronograma e prazos sob minha responsabilidade.

Minha pesquisa é de **altíssimo nível** e sempre foi dirigida à aplicação. Em Grenoble, prestei P&D ao **CEA**, o centro francês de energia atômica. Em Tallinn, numa área nova para mim, parti do zero e em **menos de seis meses** cheguei a um **pedido de patente**. Minha **metodologia** de formular, escrever, acompanhar e entregar linha de pesquisa foi reconhecida pela Comissão Europeia com o *Seal of Excellence*.

Inteligência artificial é objeto estrutural da minha pesquisa desde os pós-doutorados, quando projetei aceleradores e circuitos neuromórficos para IA em dois laboratórios europeus. Aplico IA em alto nível na execução diária do trabalho.

Concluí todos os cursos em **tempo inferior ao regular**, com **nota máxima unânime** e **voto de louvor** em todas as defesas. Curso **Direito** desde 2025, com desempenho destacado. A soma me habilita a conduzir projetos onde especificação técnica, contrato e regulação se encontram.

II. FORMAÇÃO ACADÊMICA ◇

Bacharelado em Direito — Jan/2025 — Atual
Faculdades Integradas de Taquara — Taquara, RS
SITUAÇÃO Cursando · desempenho destacado nas disciplinas

Doutorado em Microeletrônica — Ago/2015 — Abr/2019
UFRGS · PGMICRO — Porto Alegre, RS
TESE *Design flow methodology for Radiation Hardening by Design CMOS Enclosed Layout Transistor based standard cell library for aerospace applications.*
NOTA "A" unânime, com menção honrosa e voto de louvor.

Mestrado em Microeletrônica — Ago/2014 — Ago/2015
UFRGS · PGMICRO — *tempo mínimo*
DISSERTAÇÃO *Ionizing radiation effects and Radiation Hardened by Design applied into MOS transistors.*
NOTA "A" unânime, com menção honrosa.

Especialização em Microeletrônica — Ago/2012 — Jul/2013
CI-Brasil · Centro de Treinamento 1 · UFRGS — Porto Alegre, RS
ÁREA *Analog and Mixed Signal (AMS).* NOTAS Fase I "A" · Fase II "A".

Bacharelado em Engenharia Elétrica — Jun/2007 — Ago/2012
Universidade Federal do Rio Grande do Sul - UFRGS — Porto Alegre, RS
TCC *Direct Digital Synthesis (DDS) — Tutorial e Características não Lineares.*
NOTA "A" unânime, com menção honrosa.

III. EXPERIÊNCIA PROFISSIONAL ◇

Pesquisa & Desenvolvimento — *Projetos Independentes* — Mai/2022 — Atual
Exatidão comunicativa: formalização e análise lógico-proposicional de textos assistidos por IA · Porto Alegre, Brasil

- ***"Entre Premissas e Sentenças: A Lógica Proposicional na Argumentação Jurídica"*** — projeto independente, com sistema de formalização, exemplos canônicos e protocolo de validação consolidados. Manuscrito em formatação final no 1.º semestre de 2026.
- **Impactos da Lógica Proposicional em Decisões Jurídicas por IA** — pesquisa de fronteira que integra formalização lógica e técnicas atuais de IA para reduzir ambiguidade argumentativa, criar métricas auditáveis e ampliar a rastreabilidade de decisões.
- **Física Aplicada ao Treinamento Esportivo** — consultoria e curso voltados à desambiguação técnica e padronização de linguagem; consultorias individuais já em andamento.

Pós-Doutorado — Engenheiro de *Layout Full-Custom* de CI — Dez/2021 — Mai/2022
SPINTEC — SPINtronique et TEchnologie des Composants · laboratório CEA/CNRS/UGA · spintec.fr · Grenoble, França

ATUAÇÃO P&D — Aceleradores spintrônicos e híbridos ferroelétrico–spintrônica para Inteligência Artificial.

Arquiteturas de *arrays* de redes neurais com elementos de memória baseados em spin; *invertible logic* com *probabilistic bits* e máquinas de Boltzmann (Python). Implementação de *Machine Learning* e técnicas de raciocínio (Python, PyTorch, NumPy, Pandas); suporte a estudantes de doutorado.

Pós-Doutorado — Engenheiro de *Layout Full-Custom* de CI — Jul/2020 — Dez/2020
Tallinn University of Technology — TalTech · taltech.ee · Tallinn, Estônia

ATUAÇÃO P&D — Segurança de hardware (nó de 65 nm); proteção de IP e ofuscação contra engenharia reversa.

Pós-Doutorado — Engenheiro de *Layout Full-Custom* de CI — Out/2019 — Jun/2020
LIRMM — Laboratoire d'Informatique, Robotique et Microélectronique de Montpellier · lirmm.fr · Montpellier, França

ATUAÇÃO P&D — *Robust design of neuromorphic circuits for Artificial Intelligence*; topologia de neurônio reforçada por OxRAM e *enclosed layout devices* (aeroespacial / IA).

Gerente de Projeto *Radiation Hardening* — Líder da Equipe Analógica — Ago/2013 — Ago/2014
Santa Maria Design House — SMDH · smdh.org · Santa Maria, RS, Brasil

GESTÃO Definição de metas, cronograma e prazos da equipe analógica no projeto de *Radiation Hardening by Design* (RHBD).

Desenvolvimento de células digitais com técnicas RHBD, projeto de *enclosed-layout transistors* (ELTs)

para mitigar efeitos de dose ionizante total (TID) sobre a operação dos circuitos, modelos analíticos e numéricos para estimativa da razão efetiva W/L, caracterização de transistores e portas lógicas, DRC, LVS e PEX.

FERRAMENTAS Cadence Virtuoso ADE, Spectre, Verilog-A, AMS Designer, Layout XL, Assura · Mentor Calibre (DRC, LVS, PEX) · MATLAB · Monte Carlo & corners.

IV. BOLSAS & PREMIAÇÕES ◇

2020 — **Selo de Excelência** — Comissão Europeia · *Horizon 2020*

*A proposta Supporting Hardware IP Security Against Malicious Attacks, submetida no âmbito das ações **Marie Skłodowska-Curie**, "foi avaliada como uma proposta de projeto de alta qualidade em um processo de avaliação altamente competitivo".*

2019 — **Doutorado com louvor e menção honrosa, aprovado sem correções**

2017 — **Programa de Fabricação Gratuita de CI · *mini@sic*** — IMEC Brasil

*Premiado com uma vaga gratuita da IMEC Brasil para participação na tape-out de wafer multiprojeto (MPW) do **mini@asic**. Todas as células fabricadas demonstraram **comportamento funcional plenamente comprovado em primeiro silício** sob condições típicas.*

2015 — **Mestrado com nota "A" unânime e menção honrosa**

V. HABILIDADES & IDIOMAS ◇

➜ Gestão de projetos de P&D: definição de escopo, metas, cronograma e prazos, com coordenação de equipe técnica multidisciplinar.

➜ Condução de linha de pesquisa e desenvolvimento do problema à entrega, com metodologia reconhecida pelo *Seal of Excellence* da Comissão Europeia.

➜ Tradução de complexidade em clareza: redação e revisão lógico-argumentativa com exatidão comunicativa.

➜ Documentação técnica abrangente e gestão de informação em larga escala. Domínio sólido de LaTeX.

➜ Alta produtividade textual, com velocidade de digitação excepcional e processo rigoroso de revisão e versionamento.

➜ Programação: base sólida em linguagens de baixo nível e implementações de IA em alto nível. Adaptação rápida a qualquer linguagem.

➜ Pesquisa autodidata com aprendizado acelerado e autonomia metodológica.

➜ Escritor independente. Autor do *Substack* phdpablovaz.substack.com.

➜ Idiomas

Português	●●●●●
Inglês	●●●●●
Francês	●●●○○
Alemão	●●○○○